



Studien- und Prüfungsplan – Pflichtlehrveranstaltungen (Beginn im WS; Teilzeitstudium ab 3. Fachsemester)

Semester	1		2		3a		3b		4a		4b		5a		5b		6a		6b		Σ Credits
	WS	SS	WS	SS	WS	SS	WS	SS	WS	SS	WS	SS	WS	SS	WS	SS	WS	SS			
Mathematik I	7																				7
Mathematik II		7																			7
Mathematik III			7																		7
Mathematik IV				7																	7
Arbeitstechniken	2																				2
Einführungsprojekt	2																				2
ETiT I	6																				6
ETiT II		6																			6
Praktikum ETiT Ia	2																				2
Praktikum ETiT Ib		2																			2
Deterministische Signale u. Systeme								6													6
Elektronik			4																		4
Praktikum Elektronik				3																	3
Nachrichtentechnik								5													5
Grundlagen der Informatik I	10																				10
Grundlagen der Informatik II		10																			10
Grundlagen der Informatik III							10														10
Software-Engineering - Einführung									5												5
Logischer Entwurf			5																		5
Rechnersysteme I				5																	5
Wahlpflicht-LV aus 3 von 5 Gebieten																					45
Fachübergreifende LV																					12
Bachelor-Arbeit																			12		12
Σ Credits (Pflicht je Semester)	29	25	16	15	16	5	5	0	0	12											180

Aus den 5 fachspezifischen Wahlpflicht-Gebieten

- "Kommunikationstechnik",
- "Kommunikationssysteme",
- "System on Chip and Embedded Systems",
- "Software-Entwicklung" und
- "Anwendungen der Informationssystemtechnik"

müssen zusätzlich zu den Pflicht-LV mindestens LV im Umfang von 45 Credits belegt werden. Aus mindestens 3 Gebieten müssen dabei LV im Umfang von mindestens 8 Credits belegt werden. Darüber hinaus müssen mindestens zwei LV vom Typ Seminar, Praktikum oder Projektseminar belegt werden (zwei verschiedene Typen).

Im Katalog der *fachübergreifenden Lehrveranstaltungen* können prinzipiell beliebige fachfremde Lehrveranstaltungen belegt werden, die an der Technischen Universität Darmstadt angeboten werden.

Achtung: Ein Teilzeitstudium ist (bei Studienbeginn im Wintersemester) frühestens ab dem dritten Fachsemester nach dem erfolgreichen Durchlauf der Studieneingangsphase (Erwerb von mindestens 20 CPs in den ersten beiden Fachsemestern) möglich.



Studien- und Prüfungsplan – Pflichtlehrveranstaltungen (Beginn im SS; Teilzeitstudium ab 4. Fachsemester)

Semester	1	2	3	4a	4b	5a	5b	6a	6b	Σ Credits
	SS	WS	SS	WS	SS	WS	SS	WS	SS	
Mathematik I		7								7
Mathematik II			7							7
Mathematik III						7				7
Mathematik IV					7					7
Arbeitstechniken		2								2
Einführungsprojekt		2								2
ETiT I		6								6
ETiT II			6							6
Praktikum ETiT Ia		2								2
Praktikum ETiT Ib			2							2
Deterministische Signale u. Systeme						6				6
Elektronik				4						4
Praktikum Elektronik					3					3
Nachrichtentechnik							5			5
Grundlagen der Informatik I	10									10
Grundlagen der Informatik II			10							10
Grundlagen der Informatik III				10						10
Software-Engineering - Einführung		5								5
Logischer Entwurf		5								5
Rechnersysteme I			5							5
Wahlpflicht-LV aus 3 von 5 Gebieten										45
Fachübergreifende LV	12									12
Bachelor-Arbeit									12	12
Σ Credits (Pflicht je Semester)	22	29	30	14	10	13	5	0	12	180

Aus den 5 fachspezifischen Wahlpflicht-Gebieten

- "Kommunikationstechnik",
- "Kommunikationssysteme",
- "System on Chip and Embedded Systems",
- "Software-Entwicklung" und
- "Anwendungen der Informationssystemtechnik"

müssen zusätzlich zu den Pflicht-LV mindestens LV im Umfang von 45 Credits belegt werden. Aus mindestens 3 Gebieten müssen dabei LV im Umfang von mindestens 8 Credits belegt werden. Darüber hinaus müssen mindestens zwei LV vom Typ Seminar, Praktikum oder Projektseminar belegt werden (zwei verschiedene Typen).

Im Katalog der *fachübergreifenden Lehrveranstaltungen* können prinzipiell beliebige fachfremde Lehrveranstaltungen belegt werden, die an der Technischen Universität Darmstadt angeboten werden.

Achtung: Ein Teilzeitstudium (bei Studienbeginn im Sommersemester) ist frühestens ab dem vierten Fachsemester möglich.